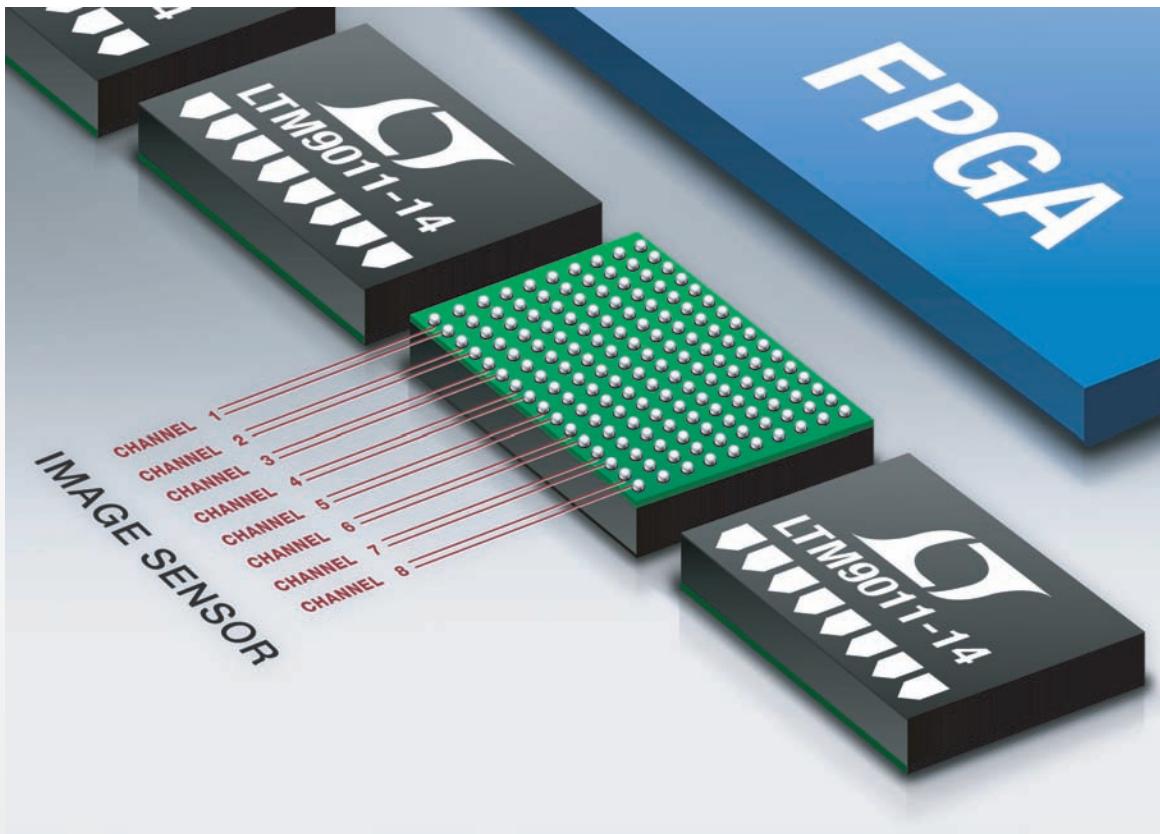


14 ビット、125Msps、オクタル ADC

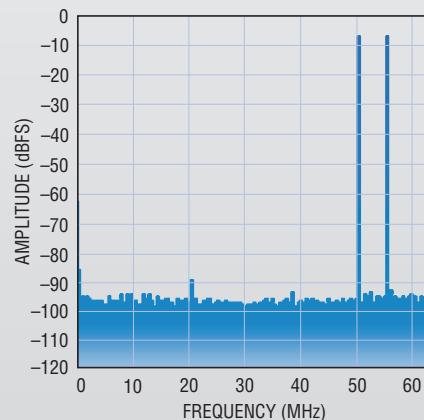


LTM[®]9011-14 は、小さいフォームファクタで優れた AC 特性と低消費電力を達成する、80Msps、105Msps、125Msps の 14 ビット、オクタル ADC ファミリのデバイスです。BGA μModule[®] のパッケージングにより、バイパス・コンデンサが内蔵可能となり、フロースルー・ピン配置を採用できるため、データ I/O ラインの配線に必要なボードスペースが削減され、レイアウトが簡素化されます。

特長

- 8 チャネル同時サンプリング ADC ファミリ
 - 125Msps/105Msps/80Msps バージョン
 - SNR : 73.1dB, SFDR : 88dB
 - 低消費電力 : 140mW/113mW/94mW (チャネル当たり)
 - 単一 1.8V 電源
 - シリアル LVDS 出力 : チャネル当たり 1 ビットまたは 2 ビット
 - 選択可能な入力範囲 : 1V_{P-P} ~ 2V_{P-P}
 - 800MHz のフルパワー帯域幅サンプル / ホールド
 - シャットダウン・モードとナップ・モード
 - バイパス・コンデンサ内蔵、外付け部品不要
 - 140 ピン (11.25mm × 9mm) BGA パッケージ
 - PScope[™] ツールで容易に評価が可能

**LTM9011-14 : 125Msps、2 トーン FFT、
 $f_{IN} = 70\text{MHz}$ および 75MHz**



LT, LT[®], LTC, LTM, Linear Technology, LinearのロゴおよびμModuleはリニアテクノロジー社の登録商標です。PScopeはリニアテクノロジー社の商標です。その他のすべての商標の所有権は、それぞれの所有者に帰属します。

高速ADCのラインナップ

		10Msps	25Msps	40Msps	65Msps	80Msps	105Msps	125Msps～ 150Msps	160Msps～ 185Msps	210Msps	250Msps
16ビット	シングル	2202	2203	2204	2205	2206	2207	2208	2209		
	デュアル	2160	2161	2162	2215 2272	2216 2273	2217 2274	2164	2165		
14ビット	シングル	2245	2246	2247	2248	2249	2254	2255	2150-14	2151-14	2152-14
	デュアル	2295	2296	2297	2298	2299	2284	2285	2155-14	2156-14	2157-14
12ビット	シングル	2225	2226	2227	2228	2229	2252	2253	2240-12	2241-12	2242-12
	デュアル	2290	2291	2292	2293	2294	2282	2283	2155-12	2156-12	2157-12
パラレル		2170-12	2171-12	2172-12	2173-12	2174-12	2175-12				
シリアル		9009-14	9010-14	9011-14							

パラレル

6x6	1.8V、最低消費電力、シングル&デュアルADC、CMOS/DDR CMOS/DDR LVDS
7x7	3.3V、高SNR/SFDR ADC、CMOS/LVDS
9x9	

7x7 3.3V、高SNR/SFDR ADC、CMOS/LVDS
9x9

9x9	2.5V ADC、CMOS/LVDS
6x6	1.8V、高IFアンダーサンプリングシングル&デュアルADC、DDR LVDS
9x9	

5x5	3V ADC、CMOS
9x9	3V デュアルADC、CMOS

シリアル

6x6	3.3V、2線シリアルADC
7x8	1.8V デュアルADC、シリアルLVDS
7x8	1.8V クワッドADC、シリアルLVDS
11x9	1.8V オクタルADC、シリアルLVDS